

Verbindlich ist allein die amtlich veröffentlichte Version

**Fachprüfungs- und Studienordnung
für den gemeinsamen Bachelorstudiengang
Electronics and Data Engineering an der Technischen Universität
München und dem Singapore Institute of Technology (SIT), Singapur
am German Institute of Science and Technology - TUM Asia (GIST -
TUM Asia), Singapur**

Vom 11. November 2020

In der Fassung der 2. Änderungssatzung vom 15. Dezember 2025

Aufgrund von Art. 13 Abs. 1 Satz 2 in Verbindung mit Art. 58 Abs. 1 Satz 1 und Art. 61 Abs. 2 Satz 1 des Bayerischen Hochschulgesetzes (BayHSchG)* erlässt die Technische Universität München folgende Satzung:

Inhaltsverzeichnis:

- § 1 Geltungsbereich
- § 2 Regelstudienzeit, ECTS, akademischer Grad
- § 3 Bachelorgrad with Honours
- § 4 Qualifikationsvoraussetzungen
- § 5 Studienplan, Modulprüfungen
- § 6 Prüfungsausschuss (Joint Board of Examiners)
- § 7 Anrechnung von Studienzeiten, Studienleistungen und Prüfungsleistungen
- § 8 Studienbegleitendes Prüfungsverfahren
- § 9 Umfang der Bachelorprüfung, Bachelor's Thesis
- § 10 Zulassung und Anmeldung zu Prüfungen
- § 11 Wiederholung, Nichtbestehen von Prüfungen
- § 12 Bestehen und Bewertung der Bachelorprüfung
- § 13 Zeugnis, Urkunde, Diploma Supplement
- § 14 Inkrafttreten

Anlage: Prüfungsmodule

*Ab der 2. Änderungssatzung aufgrund von Art. 9 Satz 1 und 2 in Verbindung mit Art. 80 Abs. 1 Satz 1 und Art. 84 Abs. 2 Satz 1 des Bayerischen Hochschulinnovationsgesetzes (BayHIG)

§ 1 Geltungsbereich

- (1) Die Technische Universität München und das Singapore Institute of Technology führen ein gemeinsames Bachelorstudium auf dem Gebiet der Elektrotechnik und Informationstechnik durch.
- (2) ¹Diese Fachprüfung- und Studienordnung regelt das Studium und Prüfungsverfahren im gemeinsamen Bachelorstudiengang Electronics and Data Engineering. ²Für das Studium gelten der Academic Guide for Undergraduate Programmes des Singapore Institute of Technology in der jeweils geltenden Fassung und, soweit nachfolgend nichts anderes geregelt ist, die Allgemeine Prüfungs- und Studienordnung für Bachelor- und Masterstudiengänge an der Technischen Universität München (APSO) vom 18. März 2011 in der jeweils geltenden Fassung.

§ 2 Regelstudienzeit, ECTS, akademischer Grad

- (1) Studienbeginn für den gemeinsamen Bachelorstudiengang Electronics and Data Engineering an der Technischen Universität München und dem Singapore Institute of Technology ist in der Regel der 1. September (Beginn des singapurischen akademischen Jahres).
- (2) ¹Der Umfang der erforderlichen Credits an Prüfungs- und Studienleistungen beträgt 240 (mindestens 159 SWS). ²Die Regelstudienzeit beträgt vier Jahre.
- (3) ¹Aufgrund der bestandenen Bachelorprüfung wird gemeinsam der akademische Grad „Bachelor of Engineering in Electronics and Data Engineering“ („B.Eng. EDE“) verliehen. ²Der Grad kann mit dem Zusatz „with Honours“ verliehen werden.

§ 3 Bachelorgrad with Honours

Der akademische Grad „Bachelor of Engineering with Honours in Electronics and Data Engineering“, abgekürzt „B.Eng. (hons) EDE“ wird verliehen an Studierende, die die Bachelorprüfung mit einer Mindestnote gemäß den Regularien des Academic Guide for Undergraduate Programmes des Singapore Institute of Technology in der jeweils geltenden Fassung abschließen.

§ 4 Qualifikationsvoraussetzungen

- (1) Für den gemeinsamen Bachelorstudiengang Electronics and Data Engineering an der Technischen Universität München und dem Singapore Institute of Technology müssen die allgemeinen Qualifikationsvoraussetzungen für ein Studium an einer Universität nach Maßgabe der Verordnung über die Qualifikation für ein Studium an den Hochschulen des Freistaates Bayern und den staatlich anerkannten nichtstaatlichen Hochschulen (Qualifikationsverordnung-QualV) (BayRS 2210-1-1-3-K/WK) in der jeweils geltenden Fassung erfüllt sein.
- (2) Zusätzlich ist ein Auswahlverfahren am Singapore Institute of Technology zu absolvieren.

§ 5 Studienplan, Modulprüfungen

- (1) Der Studienplan mit einer Auflistung der angebotenen Module ist in der Anlage aufgeführt.
- (2) Die Durchführung der Modulprüfungen erfolgt nach den Bestimmungen des Academic Guide of Undergraduate Programmes des Singapore Institute of Technology in der jeweils geltenden Fassung.

§ 6 Prüfungsausschuss (Joint Board of Examiners)

- (1) ¹Die für Entscheidungen in Prüfungsangelegenheiten zuständige Stelle ist gemäß § 29 APSO das Joint Board of Examiners (BoE). ²Das BoE besteht aus sechs Mitgliedern, wobei drei der Mitglieder Prüfende des SIT und die drei weiteren Mitglieder Prüfende der Technischen Universität München sind.
- (2) ¹Der oder die Vorsitzende und der oder die stellvertretende Vorsitzende werden vom BoE bestimmt. ²Sie sollen nicht derselben Einrichtung angehören. ³Der Vorsitz und der stellvertretende Vorsitz wechseln sich jährlich zwischen der Technischen Universität München und dem Singapore Institute of Technology ab.
- (3) ¹Das BoE bestellt eine schriftführende Person für den Bachelorstudiengang Electronics and Data Engineering. ²Die schriftführende Person wird vom Singapore Institute of Technology gestellt.

§ 7 Anrechnung von Studienzeiten, Studienleistungen und Prüfungsleistungen

Für die Anrechnung von Studienzeiten, Studienleistungen und Prüfungsleistungen gilt § 16 APSO entsprechend.

§ 8 Studienbegleitendes Prüfungsverfahren

¹Die Modulprüfungen werden in der Regel studienbegleitend abgelegt. ²Art und Dauer einer Modulprüfung gehen aus der Anlage hervor.

§ 9 Umfang der Bachelorprüfung, Bachelor's Thesis

- (1) Im Rahmen des Bachelorstudiengangs haben Studierende Pflichtmodule im Umfang von 192 Credits und Wahlmodule im Umfang von 36 Credits aus den in der Anlage aufgeführten Studien- und Prüfungsleistungen abzulegen.

- (2) ¹Gemäß § 18 APSO haben Studierende im Rahmen der Bachelorprüfung eine Bachelor's Thesis anzufertigen. ²Die Bachelor's Thesis kann von fachkundigen Prüfenden der Technischen Universität München und des Singapore Institute of Technology ausgegeben und betreut werden (Themensteller oder Themenstellerin). ³Die fachkundigen Prüfenden werden vom Joint Board of Examiners bestellt. ⁴Für die bestandene Bachelor's Thesis werden 12 Credits vergeben.

§ 10

Zulassung und Anmeldung zu Prüfungen

- (1) Mit der Immatrikulation in den Bachelorstudiengang gelten Studierende zu den Modulprüfungen dieser Satzung als zugelassen.
- (2) Für die Anmeldung zu einer Prüfungsleistung in einem Pflicht- oder Wahlmodul gelten die Bestimmungen des Academic Guide for Undergraduate Programmes des Singapore Institute of Technology in der jeweils geltenden Fassung.
- (3) Bei Nichterscheinen zum Prüfungstermin gilt die Modulprüfung als abgelegt und nicht bestanden, sofern nicht triftige Gründe gemäß § 10 Abs. 7 APSO vorliegen.

§ 11

Wiederholung, Nichtbestehen von Prüfungen

Für die Wiederholung und das Nichtbestehen von Prüfungen gelten die Bestimmungen des Academic Guide for Undergraduate Programmes des Singapore Institute of Technology in der jeweils geltenden Fassung.

§ 12

Bestehen und Bewertung der Bachelorprüfung

- (1) Die Bachelorprüfung ist bestanden, wenn alle im Rahmen der Bachelorprüfung gemäß § 9 aufgeführten Prüfungs- und Studienleistungen erfolgreich abgelegt worden sind und ein Punktekostand von mindestens 240 Credits erreicht ist.
- (2) ¹Die Gesamtnote der Bachelorprüfung wird als gewichtetes Notenmittel der Module gemäß § 9 errechnet. ²Die Notengewichte der einzelnen Module entsprechen den zugeordneten Credits. ³Das Gesamturteil wird durch das Prädikat gemäß § 17 APSO ausgedrückt.

§ 13

Zeugnis, Urkunde, Diploma Supplement

- (1) Ist die Bachelorprüfung bestanden, so ist gemäß § 25 Abs. 1 und § 26 APSO ein Zeugnis auszustellen, das das Thema und die Note der Bachelor's Thesis sowie die Gesamtnote enthält.

- (2) ¹Mit dem Zeugnis wird eine Urkunde ausgehändigt, in der die Verleihung des akademischen Grades „Bachelor of Engineering in Electronics and Data Engineering“ („B.Eng. EDE“) beurkundet wird. ²Die Bachelorurkunde wird vom Präsidenten oder der Präsidentin der Technischen Universität München und dem Präsidenten oder der Präsidentin des Singapore Institut of Technology unterzeichnet, das Zeugnis von dem oder der Vorsitzenden des Joint Board of Examiners oder von dem oder der stellvertretenden Vorsitzenden. ³Der akademische Grad „Bachelor of Engineering with Honours“ wird verliehen, wenn die Voraussetzungen des § 3 erfüllt sind.

§ 14 Inkrafttreten*)

¹Diese Satzung tritt mit Wirkung vom 1. September 2020 in Kraft. ²Sie gilt für alle Studierenden, die ab dem singapurischen akademischen Jahr 2020/2021 ihr Fachstudium an der Technischen Universität München und dem Singapore Institute of Technology aufnehmen.

*) Diese Vorschrift betrifft das In-Kraft-Treten der Satzung in der ursprünglichen Fassung vom 11. November 2020. Der Zeitpunkt des In-Kraft-Tretens der Änderungen ergibt sich aus der Änderungssatzung.

Anlage : Prüfungsmodule

Pflichtmodule

Nr.	Modulbezeichnung	Lehrform V/Ü/P	Tri.	SWS	Credits	Prüfungs- art	Prüfungs- umfang	Gewich- tung	TUM/ SIT
EDE1011	Engineering Mathematics 1	3/2/0	1	5	6	Klausur + Übungs- leistung	150 min	35:65	SIT
ENG1008	Programming	3/0/2	1	5	6	Klausur + Übungs- leistung	90 min	30:70	SIT
ENG1004	Engineering Physics 1	3/2/1	1	6	6	Klausur + Übungs- leistung	120 min	30:70	SIT
EDE2001	Digital Electronics	2/2/1	1	5	6	Klausur + Übungs- leistung	120 min	30:70	SIT
EDE1021	Circuit Theory	3/2/0	2	5	6	Klausur + Übungs- leistung	90 min	20:80	TUM
EDE1022	Discrete Mathematics	3/2/0	2	5	6	Klausur + Übungs- leistung	90 min	20:80	TUM
EDE1024	Data Structures and Algorithms	1,8/1,2/3	2	6	6	Klausur + Übungs- leistung	90 min	20:80	TUM
EDE1023	Electricity and Magnetism	3/2/0	2	5	6	Klausur + Übungs- leistung	90 min	20:80	TUM
EDE1012	Engineering Mathematics 2	3/2/0	3	5	6	Klausur + Übungs- leistung	150 min	35:65	SIT
EDE2002	Circuit Design Fundamentals	3/2/0	3	5	6	Klausur + Übungs- leistung	90 min	20:80	TUM
EDE2011	Engineering Mathematics 3	3/2/0	1	5	6	Klausur + Übungs- leistung	150 min	35:65	SIT
EDE2012	Object Oriented Programming	2/0/3	1	5	6	Labor- leistung			TUM
EDE2013	Semiconductor Physics	2/2/0	1	4	6	Übungs- leistung			SIT
EDE2014	Control Engineering	3/2/0	1	5	6	Klausur + Übungs- leistung	90 min	20:80	TUM
EDE2021	Digital Signal Processing	3/2/0	2	5	6	Klausur + Übungs- leistung	90 min	20:80	TUM
EDE2022	Probability and Statistical Signal Processing	3/2/0	2	5	6	Klausur + Übungs- leistung	90 min	20:80	TUM
EDE2023	Sensor Electronics	3/2/0	2	5	6	Klausur + Übungs- leistung	90 min	20:80	TUM
EDE2024	Real-time and Embedded Systems	3/2/0	2	4	6	Klausur + Übungs- leistung	90 min	20:80	TUM

EDE3002	Digital Filters System Theory	3/2/0	3	4	6	Klausur + Übungsleistung	90 min	20:80	TUM
EDE3003	Introduction to IT Security	2/1/2	3	5	6	Klausur + Übungsleistung	90 min	20:80	TUM
EDE3004	Automation and Robotics	3/2/0	3	4	6	Klausur + Übungsleistung	90 min	20:80	TUM
EDE3016	Machine Learning	2,5/2,5/0	1	5	6	Klausur + Übungsleistung	90 min	30:70	SIT
EDE3021	Advanced Machine Learning	3/2/0	2	5	6	Klausur + Übungsleistung	90 min	20:80	TUM
EDE4011B	Integrated Work Study Program		3/1/2		30: 28 SIT 2 TUM	Bericht			SIT / TUM Asia
EDE4012	Bachelor's Thesis		3/1/2		12: 11 SIT 1 TUM	Wissenschaftliche Ausarbeitung			SIT / TUM Asia
	Summe				180				

Pflichtmodule „Softskills“

Nr.	Modulbezeichnung	Lehrform V/Ü/P	Tri.	SWS	Credits	Prüfungsart	Prüfungsumfang	Gewichtung	TUM/SIT
UDC1001	Digital Competency Essentials (-> Softskill module)	1/1/0	1	2	2	Übungsleistung			SIT
UCS1001	Critical Thinking and Communicating (-> Softskill module)	2/1/0	3	3	4	Übungsleistung			SIT
UDE2222	Design Innovation (-> Softskill module)	3/2/0	3	5	6	Klausur + Übungsleistung	90 min	35:65	SIT
USI2001	Social Innovation Project (-> Softskill module)	2/1/0	1	3	3	Übungsleistung			SIT
EDE3001	Introduction to German Engineering – Overseas Immersion Programme (OIP)				3	Bericht			TUM
EDE3011	Ethics	3/2/0	1	4	6	Übungsleistung			TUM
	Summe				24				

Wahlmodule

Wahlmodule der Vertiefung: Aus folgenden Wahlmodulkatalogen sind 36 Credits zu erbringen: Die Wahlmodulkataloge sind beispielhaft. Das Joint Board of Examiners aktualisiert fortlaufend den Fächerkatalog der Wahlmodule. Änderungen werden spätestens zu Beginn des Trimesters auf den Internetseiten des Joint Board of Examiners bekannt gegeben.

Wahlmodule Elective I

Aus diesem Wahlmodulkatalog sind drei Module im Umfang von je 6 Credits zu erbringen:

Nr.	Modulbezeichnung	Lehrform V/Ü/P	Tri.	SWS	Credits	Prüfungs- art	Prüfungs- umfang	Gewich- tung	TUM/ SIT
EDE3012	Internet of Things	2/3/0	1	5	6	Klausur + Übungs- leistung	90 min	30:70	SIT
EDE3013	Semiconductor Devices and Reliability	2,5/1,5/2	1	6	6	Übungs- leistung			SIT
EDE3014	RF Electronics	2/1/2	1	5	6	Klausur + Übungs- leistung	120 min	30:70	SIT
EDE3015	Data Analytics	3/2/0	1	5	6	Klausur + Übungs- leistung	90 min	35:65	SIT
INF2003	Database Systems	2,5/0/2,5	1	5	6	Klausur + Übungs- leistung	120 min	40:60	SIT
	Summe der eingebrachten Module				18				

Wahlmodule Elective II

Aus diesem Wahlmodulkatalog sind drei Module im Umfang von je 6 Credits zu erbringen:

Nr.	Modulbezeichnung	Lehrform V/Ü/P	Tri.	SWS	Credits	Prüfungs- art	Prüfungs- umfang	Gewich- tung	TUM/ SIT
EDE3022	Industrial Electronics	3/2/0	3	5	6	Klausur + Übungs- leistung	120 min	30:70	TUM
EDE3025	Semiconductor Fabrication	3/1/0	2	4	6	Klausur + Übungs- leistung	120 min	20:80	TUM
EDE3024	Bioelectronics	3,5/0/3,5	2	7	6	Klausur + Übungs- leistung	120 min	20:80	TUM
EDE3023	Digital Communications	2,7/2,3/0	2	5	6	Klausur + Übungs- leistung	120 min	20:80	TUM
EDE3026	Power Electronics	3,5/2,3/1, 2	2	7	6	Klausur + Übungs- leistung	120 min	20:80	TUM
	Summe der eingebrachten Module				18				

Erläuterungen:

Tri. = Trimester; SWS = Semesterwochenstunden; V = Vorlesung; Ü = Übung; P = Praktikum; TUM/SIT: Modul wird von der TUM / von SIT angeboten.

Die Unterrichtssprache ist in allen Modulen Englisch.